

Сведения об официальном оппоненте

по диссертации Кудина Дмитрия Владимировича

«Повышение быстродействия логических схем за счет выявления ложных путей и синтеза схем, в которых задержки каждого пути обнаружимы»

по специальности 05.13.01 – Системный анализ, управление и обработка информации
(в отраслях информатики, вычислительной техники и автоматизации)

на соискание ученой степени кандидата технических наук

Фамилия, имя, отчество	Черемисинова Людмила Дмитриевна
Гражданство	Гражданин Республики Беларусь
Ученая степень (с указанием шифра специальности научных работников, по которой защищена диссертация)	доктор технических наук, 05.13.01 – Системный анализ, управление и обработка информации; 05.13.12 – Системы автоматизации проектирования
Ученое звание (по кафедре, специальности)	профессор по специальности «Информатика и вычислительная техника»
Основное место работы:	
Почтовый индекс, адрес, телефон, web-сайт, электронный адрес организации	220012, г.Минск, Беларусь, ул. Сурганова, 6 +(375 17) 284-21-75 http://uiip.bas-net.by itekan@newman.bas-net.by
Полное наименование организации в соответствии с уставом	Государственное научное учреждение «Объединенный институт проблем информатики Национальной академии наук Беларуси»
Наименование подразделения	Лаборатория логического проектирования
Должность	Главный научный сотрудник
Список основных публикаций официального оппонента по теме диссертации в рецензируемых научных изданиях за последние 5 лет (не более 15 публикаций)	
1.	Бибило П.Н., Авдеев Н.А., Кардаш С.Н., Кириенко Н.А., Ланкевич Ю.Ю., Логинова И.П., Романов В.И., Черемисинов Д.И., Черемисинова Л.Д. Система логического проектирования функциональных блоков заказных КМОП СБИС с пониженным энергопотреблением // Микроэлектроника. 2018. Т. 47. № 1. С. 72-88. Издание на английском языке: Bibilo P. N., Avdeev N. A., Kardash S. N., Kirienko N. A., Lankevich Yu. Yu., Loginova I. P., Romanov V. I., Cheremisinov D. I., Cheremisinova L. D. A System for Logical Design of Custom CMOS VLSI Functional Blocks with Reduced Power Consumption // Russian Microelectronics, January 2018, Volume 47, Issue 1, pp 65–81.
2.	Черемисинов Д.И., Черемисинова Л.Д. Декомпиляция КМОП схемы из транзисторов в формате SPICE // Проблемы разработки перспективных микро- и нанoeлектронных систем. 2018..№1. С.2–8
3.	Cheremisinova L.D. Area Minimization of Regular Structures Based on Solving Logical Equations // Automatic Control and Computer Sciences. 2015. Т. 49. № 4. С. 208-215.
4.	Cheremisinov D.I., Cheremisinova L.D. Using Parallel Computing in Vlsi Computer-Aided Design // Проблемы разработки перспективных микро- и нанoeлектронных систем (МЭС). 2017. № 1. С. 2-8.
5.	Черемисинов Д.И., Черемисинова Л.Д. Использование параллельных вычислений при автоматизированном проектировании СБИС // Проблемы разработки перспективных микро- и нанoeлектронных систем (МЭС). 2016. № 1. С. 32-39.

Публикации официального оппонента по теме диссертации в прочих научных изданиях за последние 5 лет	
6.	Черемисинова Л.Д. Методы оценки энергопотребления при проектировании КМОП-микросхем // Образовательные ресурсы и технологии. 2018. №4 (25). С. 50–59.
7.	Cheremisinov D., Cheremisinova L. Low-Power Synthesis of Combinational CMOS Circuits // Intern. Journal «Information Technologies & Knowledge». 2016. Vol. 10. No 3. P.272–285.
8.	Черемисинова Л.Д. Построение тестов полного перебора для оценки энергопотребления последовательностных схем // Информатика. 2017. № 4. С. 104-110.
9.	Cheremisinova L. Test Generation for Estimation of Power Consumption of Sequential Circuits // Intern. Journal «Information Technologies & Knowledge». 2016. Vol. 10. No 3. P.261–271.
10.	Cheremisinova L. Implementation of Concurrent Control Algorithms Using PLC Ladder Diagrams // Intern. Journal «Information Theories and Applications». 2016. Vol. 23. No 4. P. 321–337.
11.	Черемисинова Л.Д. Многократная свертка регулярных структур на основе решения логических уравнений // Информатика. 2015. № 1. С. 80-89.
12.	Черемисинова Л.Д. Поиск кратчайшей установочной последовательности схемы с памятью на D-триггерах // Весці Нацыянальнай акадэміі навук Беларусі. Серыя фізіка-матэматычных навук. 2015. № 3. С. 119-128.
13.	Кириенко Н.А., Черемисин Д.И., Черемисинова Л.Д. Оптимизация многоуровневых представлений логических схем для сокращения площади кристалла СБИС и энергопотребления // Весці Нацыянальнай акадэміі навук Беларусі. Серыя фізіка-матэматычных навук. 2015. № 2. С. 103-111.
14.	Черемисинова Л.Д. Верификация логических описаний с функциональной неопределенностью на основе моделирования // Образовательные ресурсы и технологии. 2016. № 2 (14). С. 409-416.
15.	Черемисинова Л.Д. Модели и алгоритмы оценивания среднего значения мощности, потребляемой последовательностными КМОП-схемами // Весці Нацыянальнай акадэміі навук Беларусі. Серыя фізіка-матэматычных навук. 2016. № 2. С. 98-108.

Официальный оппонент

Л.Д. Черемисинова

Верно
Ученый секретарь ОИПИ НАН Беларуси

О.В. Горох

«11» февраля 2019 г.



Председателю диссертационного совета Д 212.267.12,
созданного на базе федерального государственного
автономного образовательного учреждения высшего
образования «Национальный исследовательский
Томский государственный университет» доктору
технических наук, профессору Горцеву Александру
Михайловичу

Подтверждаю своё согласие на назначение официальным оппонентом по диссертации Кудина Дмитрия Владимировича «Повышение быстродействия логических схем за счет выявления ложных путей и синтеза схем, в которых задержки каждого пути обнаружимы» по специальности 05.13.01 – Системный анализ, управление и обработка информации (в отраслях информатики, вычислительной техники и автоматизации) на соискание ученой кандидата технических наук.

Сведения, необходимые для внесения информации об официальном оппоненте в автореферат диссертации Д.В. Кудина и для размещения на сайте ТГУ, прилагаются.

Подтверждаю свое согласие на дальнейшую обработку моих персональных данных.

Главный научный сотрудник
лаборатории логического проектирования
государственного научного учреждения
«Объединенный институт проблем информатики
Национальной академии наук Беларуси»,
доктор технических наук, профессор

 Л.Д. Черемисинова

«11» февраля 2019 г.

Подпись Черемисиновой Л.Д. заверяю
Ученый секретарь ОИПИ НАН Беларуси,
к.ф.-м.н.



 О.В.Горох